Patent Abstracts of Japan

PUBLICATION NUMBER

11164598

PUBLICATION DATE

18-06-99

APPLICATION DATE

28-11-97

APPLICATION NUMBER

09341903

APPLICANT: TOYO ELECTRIC MFG CO LTD;

INVENTOR:

OMORI YOICHI;

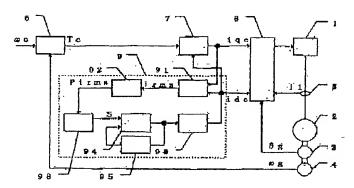
INT.CL.

H02P 21/00

TITLE

CONTROLLER FOR PERMANENT

MAGNET SYNCHRONOUS MOTOR



ABSTRACT :

PROBLEM TO BE SOLVED: To enable highly-efficient operation of a vector controller for a permanent magnet synchronous motor.

SOLUTION: A highly-efficient controller 9, which calculates the effective value of the primary current i1 of a permanent magnet synchronous motor 2 from the square root of the sum of the square of a q-axis current command iqc and the square of a d-axis current command idc, and outputs such a d-axis current command idc so as to minimize the effective value of the primary current i1 is provided. A vector controller, which minimizes the primary current i1 passing through the permanent-magnet synchronous motor 2 and enables operation with efficiency, is obtained.

COPYRIGHT: (C)1999,JPO

(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平11-164598

(43)公開日 平成11年(1999)6月18日

(51) Int.Cl.⁸

識別記号

FΙ

H 0 2 P 21/00

H02P 5/408 С

審査請求 未請求 請求項の数2 FD (全 3 頁)

(21)出願番号

特願平9-341903

(71)出願人 000003115

東洋電機製造株式会社

東京都中央区京橋2丁目9番2号

(22)出顧日 平成9年(1997)11月28日

(72)発明者 萩原 茂教

神奈川県大和市上草柳宇扇野338番地1

東洋電機製造株式会社技術研究所内

(72)発明者 大森 洋一

神奈川県大和市上草柳宇扇野338番地1

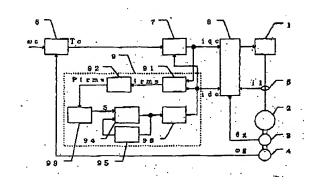
東洋電機製造株式会社技術研究所内

(54) 【発明の名称】 永久磁石形同期電動機の制御装置

(57)【要約】

【課題】永久磁石形同期電動機のベクトル制御装置で、 高効率運転を可能にすることにある。

【解決手段】q 軸電流指令iq cの二乗値と d 軸電流指 令idcの二乗値の和の平方根から永久磁石形同期電動 機の一次電流ilの実効値を計算し、前記一次電流il の実効値が最小になるようなd軸電流指令idcを出力 する高効率制御器を具備することで、永久磁石形同期電 動機に流れる一次電流ilが最小となり高効率で運転が 可能となるベクトル制御装置を構成したものである。



1

【特許請求の範囲】

【請求項1】 永久磁石形同期電動機の一次電流を永久 磁石の磁束と平行なは軸電流成分と永久磁石の磁束と垂 直なq軸電流成分に分けて制御する永久磁石形同期電動 機の制御装置において、前記永久磁石の磁束と平行なd 軸電流成分の大きさを、前記―次電流の実効値が最小と なるようにする髙効率制御器を具備することを特徴とす る制御装置。

【請求項2】 前記高効率制御器は、 d軸電流指令と q 軸電流指令から前記一次電流の実効値を演算する一次電 10 流実効値演算器と、該一次電流の実効値を微分する微分 器と、該微分器の出力の符号を検出する比較器と、該比 較器の出力と一次遅れ回路の出力から排他的論理和の演 算をする排他的論理和回路と、該排他的論理和回路の出 力を所定の時間遅れて出力する前記一次遅れ回路と、前 記排他的論理和回路の出力からd軸電流指令を出力する d軸電流指令増減器から構成される請求項1記載の永久 磁石形同期電動機の制御装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、永久磁石形同期電 動機を駆動する制御システムに関するもので、特に永久 磁石形同期電動機に流れる電流を最小にして高効率運転 を可能とする永久磁石形同期電動機の制御装置である。*

-2*Ld) / (2*Lq-2*Ld) + iqc*iqc]

とこで、 øaは永久磁石の磁束、 Lqはq軸インダクタ ンス、Ldはd軸インダクタンス、sqrt[]は平方 根の関数である。

[0004]

【発明が解決しようとする課題】しかしながら、従来構 成では、高効率運転には永久磁石形同期電動機のモータ 定数が必要になる。このモータ定数に誤差があったり温 度等により変化した場合、(1)式から明らかなよう に、 高効率な運転は不可能となる。 本発明は上述した点 に鑑みて創案されたもので、その目的とするところは、 これらの欠点を解決し、高効率な運転が可能な永久磁石 形同期電動機の制御装置を提供することにある。

[0005]

【課題を解決するための手段】つまり、その目的を達成 40 するための手段は、

1)請求項1において、永久磁石形同期電動機の一次電 流を永久磁石の磁束と平行なd軸電流成分と永久磁石の 磁束と垂直なα軸電流成分に分けて制御する永久磁石形 同期電動機の制御装置において、前記永久磁石の磁束と 平行なd軸電流成分の大きさを、前記一次電流の実効値 が最小となるようにする高効率制御器を具備するもので ある。

【0006】2)請求項2において、前記高効率制御器 は、 d 軸電流指令と q 軸電流指令から前記一次電流の実 50 出力を所定の時間遅らせて出力する。 d 軸電流指令増減

* [0002]

【従来の技術】図2に従来の永久磁石形同期電動機の高 効率制御を行うブロック図を一例を示し、以下との図に 従って説明する。図2において、速度制御器6は、永久 磁石形同期電動機2の回転速度指令ωcと速度検出器4 の出力の回転速度wgを入力し、回転速度指令に回転速 度が追従するようなトルク指令Tcを出力する。q軸電 流指令生成器7は、トルク指令Tcとd軸電流指令id cを入力し、永久磁石形同期電動機の出力トルクが前記 トルク指令に一致するようなq軸電流指令iqcを出力 する。d軸電流指令生成器10は、a軸電流指令iac を入力し、d軸電流指令idcを出力する。電流制御器 8は、a軸電流指令iacとd軸電流指令idcと電流 検出器5の出力 i 1 と位置検出器3の出力θ g を入力 し、該永久磁石形同期電動機に流れる電流である電流検 出器5の出力がq軸電流指令iqcとd軸電流指令id cに一致するような制御信号を出力する。電力変換器 l は、永久磁石形同期電動機2に電力を供給する。

2

【0003】永久磁石形同期電動機の高効率制御方法と 20 しては、[1]電学論D, 114巻、6号、平成6、p 662~667に掲載されており、[1]は、永久磁石 形同期電動機に流れる電流に対しトルクを最大にする条 件より導き出した関係より、d軸電流指令idcを次式 のように制御する方法である。

 $i d c = \phi a / (2 * Lq - 2 * Ld) - sqrt [\phi a * \phi a / (2 * Lq)]$ (1)

> 効値を演算する一次電流実効値演算器と、該一次電流の 実効値を微分する微分器と、該微分器の出力の符号を検 出する比較器と、該比較器の出力と一次遅れ回路の出力 30 から排他的論理和の演算をする排他的論理和回路と、該 排他的論理和回路の出力を所定の時間遅れて出力する前 記一次遅れ回路と、前記排他的論理和回路の出力からd 軸電流指令を出力するd軸電流指令増減器から構成され るものである。以下、本発明の一実施例を図面に基づい て詳述する。

[0007]

【発明の実施の形態】図1は本発明の一実施例を示すブ ロック図であり、以下図1について説明する。なお従来 技術の図2と同一部分の説明は省略する。図1におい て、一次電流実効値演算器91は、d軸電流指令idc の二乗値とq軸電流指令iqcの二乗値の和の平方根か ら永久磁石形同期電動機の一次電流ilの実効値irm sを計算する。微分器92は、前記一次電流実効値演算 器91の出力irmsの変動量Pirmsを出力する。 比較器93は、前記微分器92の出力Pirmsが正な ら1を負なら0となる符号に応じた値Sを出力する。排 他的論理和回路94は、前記比較器93の出力Sと一次 遅れ回路95の出力から排他的論理和を演算して出力す る。前記一次遅れ回路95は、前記排他的論理和94の 3

器96は、前記排他的論理和回路94の出力が1ならd 軸電流指令idcを所定の傾きで増加させ、前記排他的 論理和回路94の出力が0ならd軸電流指令idcを所 定の傾きで減少させる。

【0008】前記一次電流の実効値irmsが増加に切り替わった場合、前記比較器93の出力Sがlとなり前記排他的論理和回路94の出力が反転するので、前記は軸電流指令増減器96によるは軸電流指令idcの増加または減少が切り替わり、前記一次電流の実効値irmsを減少させる。また、前記一次電流の実効値irms 10が減少に切り替わった場合は、前記比較器93の出力Sが0となり前記排他的論理和回路94の出力はそのままで、前記は軸電流指令増減器96によるは軸電流指令idcの増加または減少もそのままの動作を繰り返し、さらに前記一次電流の実効値irmsを減少させる。

[0009] 前記一次遅れ回路95は、前記一次電流の実効値irmsが最小となる付近で、所定の周波数では軸電流指令idcが微少な増減を繰り返すために挿入してある。

[0010]

【発明の効果】以上説明したように本発明によれば、永 久磁石形同期電動機のモータ定数が分からなくても、高* *効率に該永久磁石形同期電動機をトルク制御することができ、実用上、極めて有用性の高いものである。

【図面の簡単な説明】

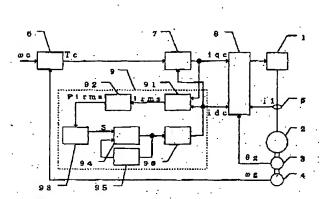
【図1】本発明の一実施例のブロック図である。

【図2】従来技術の一例のブロック図である。

【符号の説明】

- 1 電力変換器
- 2 永久磁石形同期電動機
- 3 位置検出器
-) 4 速度検出器
 - 5 電流検出器
 - 6 速度制御器
 - 7 q 軸電流指令生成器
 - 8 電流制御器
 - 9 高効率制御器
 - 91 一次電流実効値演算器
 - 92 微分器
 - 93 比較器
 - 94 排他的論理和回路
- 20 95 一次遅れ回路
 - 96 d軸電流指令増減器
 - 10 d軸電流指令生成器

【図1】



【図2】

